

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2006 年 2 月 2 日 (02.02.2006)

PCT

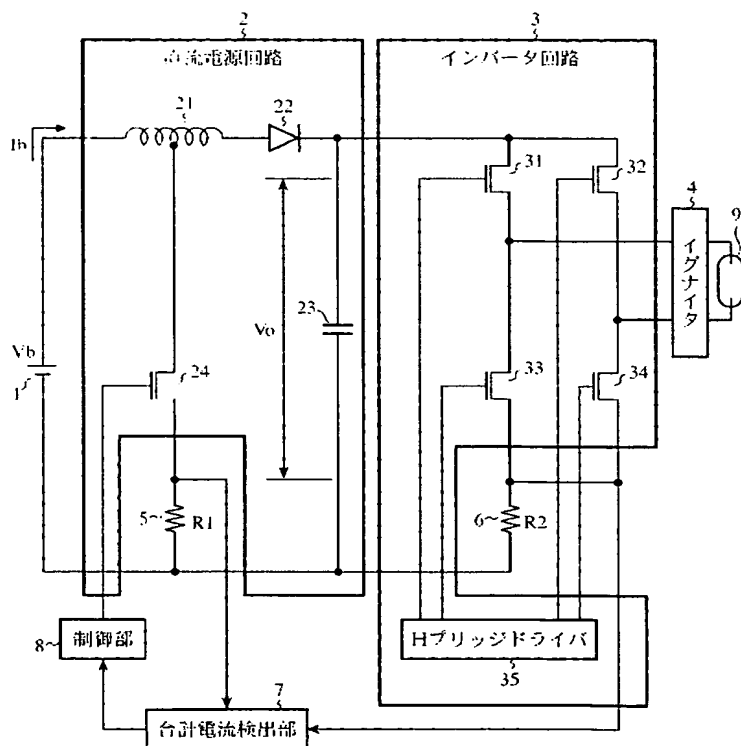
(10) 国際公開番号
WO 2006/011288 A1

- (51) 国際特許分類⁷: H05B 41/24, H02M 7/48, H05B 41/18
- (21) 国際出願番号: PCT/JP2005/009555
- (22) 国際出願日: 2005 年 5 月 25 日 (25.05.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-220400 2004 年 7 月 28 日 (28.07.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 貴里 康博 (NUK-ISATO, Yasuhiro) [JP/JP]; 〒1020073 東京都千代田区九段北一丁目 13 番 5 号 三菱電機エンジニアリング株式会社内 Tokyo (JP). 大澤 孝 (OHSAWA, Takashi) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 三菱電機株式会社内 Tokyo (JP).
- (74) 代理人: 田澤 博昭, 外 (TAZAWA, Hiroaki et al.); 〒1000013 東京都千代田区霞が関三丁目 7 番 1 号 大東ビル 7 階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK,

[続葉有]

(54) Title: DISCHARGE LAMP LIGHTING DEVICE

(54) 発明の名称: 放電灯点灯装置



2...DC POWER CIRCUIT

7...TOTAL CURRENT DETECTION UNIT

3...INVERTER CIRCUIT

8...CONTROL UNIT

4...IGNITER

35...H-BRIDGE DRIVER

(57) Abstract: A primary side current value to be shunted from a DC power source (1) to the primary side of a DC power circuit (2) is detected by a primary side current detection resistor (5), and an output current value to be shunted to an inverter circuit (3) and its downstream is detected by a current detection resistor (6). On the basis of those current values detected, the total current value to flow into a plurality of load circuits such as the DC power circuit (2) and the inverter circuit (3) is detected by a total current detection unit (7). On the basis of the total current value detected, a control unit (8) controls a switching transistor (24) of the DC power circuit (2) to control an output power thereby to control an electric current (Ib) to be fed from the DC power source (1).

(57) 要約: 直流電源 1 から直流電源回路 2 の 1 次側へ分流する 1 次側電流値を 1 次側電流検出用抵抗 5 で検出し、インバータ回路 3 以降へ分流

[続葉有]

WO 2006/011288 A1



LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX,
MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU,
SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT,
TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),
OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

タ回路3等の複数の負荷回路へ流れる合計電流値を合計電流検出部7で検出し、この検出した合計電流値をもとに制御部8が直流電源回路2のスイッチングトランジスタ24を制御して出力電力を制御し、直流電源1から供給される電流Ibを制御する。